**Esercizio 5**

Progettare e implementare in VHDL un sistema che, date due stringhe binarie A e B di 8 bit ciascuna acquisite mediante handshaking, calcoli il valore **A mod B**.

Il sistema deve essere progettato utilizzando un approccio modulare basato sull’individuazione della parte operativa e della parte di controllo, e la parte di controllo deve essere realizzata mediante (a) **logica cablata** e (b) **logica microprogrammata**.

Con riferimento alle modalità di acquisizione delle stringhe in input mediante handshaking, si discutano due diverse soluzioni possibili.